

Μαρία Κοζύρη

Βιογραφικό Σημείωμα

Προσωπικά Στοιχεία

Όνομα Μαρία
Επώνυμο Κοζύρη
Ημ. Γέννησης 26 Ιουνίου 1978
Υπηκοότητα Ελληνική
Οικ. Έγγαμη με 3 παιδιά ('11, '12, '14)
Κατάσταση
Διεύθυνση Παπασιοπούλου 2-4, Λαμία, Τ.Κ. 35100
Τηλέφωνο +30 6942540512, +30 22310 66713
e-mail mkoziri@cs.uth.gr, mkoziri@gmail.com

Παρούσα Θέση

2017-τώρα Επίκουρη Καθηγήτρια *Τμήμα Πληροφορικής & Τηλεπικοινωνιών,
Πανεπιστήμιο Θεσσαλίας*
2019-τώρα Διευθυντής του Εργαστηρίου *Τεχνολογίας Βίντεο και Νεφροϋπολογιστικής*

Εκπαίδευση

2003-2007 **Διδάκτωρ**, του *Τμήματος Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δικτύων*, Πανεπιστήμιο Θεσσαλίας.
Τίτλος Διδακτορικής Διατριβής: «Αλγόριθμοι και Υλοποίηση για πρόβλεψη Macroblock στο πρότυπο κωδικοποίησης video H.264»
1997-2003 **Διπλωματούχος Μηχανικός**, της *Σχολής Ηλεκτρονικών Μηχανικών & Μηχανικών Υπολογιστών*, Πολυτεχνείο Κρήτης.
Τίτλος Διπλωματικής Εργασίας: «Ανάπτυξη λογισμικού για την υποστήριξη σχεδιασμού συνδιαλλαγών στο διαδίκτυο με τη χρήση της UTMML και αξιολόγηση της χρήσης της για το σχεδιασμό εφαρμογών στο WEB»

Ερευνητικά Ενδιαφέροντα

Τα ερευνητικά της ενδιαφέροντα επικεντρώνονται κυρίως στον τομέα της συμπίεσης βίντεο (video coding), όπου έχει διεξάγει έρευνα σε θέματα όπως:

- Motion estimation and motion compensation algorithms.
- Hardware implementations of video codec.
- Parallel video coding (SIMD, slices, tiles).
- Scalable Video Coding (SVC).
- RD (Rate Distortion) optimization.
- Video transcoding with emphasis on Cloud related implementations and optimizations.

Άλλα ερευνητικά ενδιαφέροντα περιλαμβάνουν:

- Video transmission.
- Resource optimization in distributed systems with a focus on Cloud provisioning for video coding and delivery.
- Applications of Kalman filters.
- Hardware implementation of algorithms.
- Cell placement and optimization problems in VLSI design.

Διακρίσεις

2006 **Silver Leaf Certificate**, at, IEEE PRIME.

Silver Leaf Certificate at the Int. Conf. on Ph.D. Research in Microelectronics and Electronics (IEEE PRIME) for the paper entitled: “A Low-Power VLSI Architecture for Intra and Inter Prediction in H.264”, together with G.I. Stamoulis, and I. Katsavounidis.

Ερευνητικά Προγράμματα

- 11/18 – τώρα Συμμετοχή στο πρόγραμμα του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «ΕΝΟΡΑΣΗ - Ευφυής οπτικοακουστικό σύστημα προάγουν την πολιτιστική εμπειρία και Προσβασιμότητα» που εντάσσεται στο Πρόγραμμα «Ανταγωνιστικότητα, Επιχειρηματικότητα, Καινοτομία», Ενιαίας Δράσης «Ερευνώ – Δημιουργώ – Καινοτομώ»
- 1/14 – 6/15 Συμμετοχή στο πρόγραμμα του Εθνικού Καποδιστριακού Πανεπιστημίου Αθηνών (ΕΚΠΑ) «Ασύρματα Δίκτυα Αισθητήρων Ήχου-Εικόνας για Πυκνή Καταγραφή και Μετάδοση Γεγονότων» που εντάσσεται στην Κατηγορία Πράξεων «Συνεργασία 2011 Συμπράξεις Παραγωγικών και Ερευνητικών Φορέων σε Εστιασμένους Ερευνητικούς και Τεχνολογικούς Τομείς»

- 10/07 - 6/08 Συμμετοχή στο πρόγραμμα «Ενσωμάτωση του αποκωδικοποιητή OpenAVS στην πλατφόρμα Diamond 388VDO της Tensilica, και δημιουργία εγχειριδίου ενσωμάτωσης» Γενική Περιγραφή του προγράμματος και προσωπική συμμετοχή: Ο σκοπός του προγράμματος ήταν η ενσωμάτωση και βελτιστοποίηση του (λογισμικού) αποκωδικοποιητή στην πλατφόρμα Diamond 388VDO της Tensilica, μιας διπύρηνης πλατφόρμας, βελτιστοποιημένης για επεξεργασία ιδεο, με ειδικά σχεδιασμένες Επεκτάσεις Εντολών της Tensilica (Tensilica Instruction Extensions -TIEs), και η συγγραφή οδηγιών χρήσης για τη διαδικασία αυτή. Η προσωπική συμμετοχή ήταν η υλοποίηση και βελτιστοποίηση με χρήση TIEs της διαδικασίας επανόρθωσης κίνησης (Motion Compensation), καθώς και βοήθεια (καθοδήγηση, αποσφαλμάτωση, έλεγχος, κλπ) σε άλλα μέρη του προγράμματος τα οποία αφορούσαν τόσο το AVS (όπως VLD αποκωδικοποίηση), όσο και τη διαδικασία ενσωμάτωσης (διαχωρισμός του κώδικα, συγχρονισμός, κλπ).
- 9/06 – 8/07, 7/05 – 8/05, 9/03 – 12/03 Συμμετοχή στο πρόγραμμα «Ενίσχυση Σπουδών Πληροφορικής στο τμήμα Μηχανικών Ηλεκτρονικών Υπολογιστών, Τηλεπικοινωνιών & Δικτύων Πανεπιστημίου Θεσσαλίας».
- 1/06 – 8/06 Συμμετοχή στο πρόγραμμα «Ενίσχυση Σπουδών Πληροφορικής στο ΤΕΙ Λαμίας».
- 9/05 – 12/05, 5/05 – 6/05 Συμμετοχή στο έργο «Σχεδίαση ψηφιακών κυκλωμάτων» στα πλαίσια του ερευνητικού συμβολαίου ή δραστηριότητας «Ανάπτυξη ολοκληρωμένου κυκλώματος επεξεργασίας σήματος χωρητικών μικροαισθητήρων».
- 2/05, 10/04 - 12/04 Συμμετοχή στο έργο «Φυσική σχεδίαση κυκλώματος και υποστήριξη CAD» στα πλαίσια του ερευνητικού συμβολαίου ή δραστηριότητας «Ανάπτυξη ολοκληρωμένου κυκλώματος επεξεργασίας σήματος χωρητικών μικροαισθητήρων».
- 5/04 – 7/04, 10/03 – 3/04 Συμμετοχή στο πρόγραμμα «Ο προσδιορισμός της κατανάλωσης της ισχύος διαρροής στα σύγχρονα ψηφιακά κυκλώματα και η μείωση αυτής».
- 9/01 – 12/02 Συμμετοχή στο ευρωπαϊκό πρόγραμμα “Ubiquitous Web Applications, UWA”, Information Society Technologies 2000, IST –2000-25131.

Διδακτική Εμπειρία

- Αχ. Έτη (‘17-τώρα) Επίκουρη Καθηγήτρια στο Τμήμα Πληροφορικής & Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας.
- “Προγραμματισμός Ι”, Αχ. Έτος 19-20.
 - “Ψηφιακή Επεξεργασία Σήματος”, Αχ. Έτη 17 - τώρα
 - “Τεχνικές Συμπίεσης Βίντεο”, Αχ. Έτη 17 - τώρα
 - “Σήματα και Συστήματα”, Αχ. Έτη 17 - τώρα
 - “Ψηφιακή Επεξεργασία Εικόνας”, Αχ. Έτη 17 - τώρα

- Ακ. Έτη (13-17) Συμβασιούχος Λέκτορας (με Π.Δ. 407/80) στο Τμήμα Πληροφορικής, Πανεπιστήμιο Θεσσαλίας.
- ο “Σήματα και Συστήματα”, Εαρινό Εξ. '16.
 - ο “Επεξεργασία Ήχου και Εικόνας”, Εαρινό Εξ. '16.
 - ο “Εισαγωγή στους Η/Υ”, Εαρινό Εξ. '14, '15, '16.
 - ο “Λογική Σχεδίαση”, Χειμερινό Εξ. '13, '14, '15.
- Ακ. Έτη (15-τώρα) Αυτοδύναμη Διδασκαλία στο Πρόγραμμα Μεταπτυχιακών Σπουδών του Τμήματος Πληροφορικής με Εφαρμογές στη Βιοϊατρική και του Τμήματος Πληροφορικής, Πανεπιστήμιο Θεσσαλίας.
- ο “Συστήματα και Βάσεις Πολυμέσων”, Χειμερινό Εξ. '15, '16, '17.
 - ο “Προχωρημένες Τεχνικές Συμπίεσης Βίντεο”, Χειμερινό Εξ. '18, '19.
- Ακ. Έτη (16-18) Αυτοδύναμη Διδασκαλία στο Πρόγραμμα Μεταπτυχιακών Σπουδών του Τμήματος Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών, Πανεπιστήμιο Θεσσαλίας.
- ο “Επεξεργασία Πολυμέσων”.
- Ακ. Έτη (08-13) Επιστημονικός και Εργαστηριακός Συνεργάτης του Τμήματος Πληροφορικής & Τεχνολογίας Υπολογιστών, Τ.Ε.Ι. Λαμίας.
- ο “Αρχιτεκτονική Υπολογιστών II”, Ακ. Έτη 11-12.
 - ο “Βάσεις Δεδομένων”, Ακ. Έτη 11-12.
 - ο “Δομές Δεδομένων”, Ακ. Έτη 11-12.
 - ο “Εισαγωγή στα συστήματα Υπολογιστών”, Ακ. Έτος 09-10
 - ο “Σχεδιασμός και Ανάλυση Αλγορίθμων”, Ακ. Έτος 09-10, 11-12.
 - ο “Προγραμματισμός I”, Ακ. Έτος 09-10.
 - ο “Συνδυαστικά Ψηφιακά Ηλεκτρονικά”, Ακ. Έτος 08-09.
 - ο “Αρχιτεκτονική Υπολογιστών I”, Ακ. Έτη 11-12, 12-13.
 - ο “Μικροεπεξεργαστές-Μικροελεγκτές”, Ακ. Έτος 08-09.
- Ακ. Έτη (08-11) Συμβασιούχος Λέκτορας (με Π.Δ. 407/80) στο Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών & Δικτύων, Πανεπιστήμιο Θεσσαλίας.
- ο “Εργαστήριο Εισαγωγής στους Η/Υ”, Εαρινό Εξ. '09, Εαρινό Εξ. '10.
 - ο “Ψηφιακή Σχεδίαση I”, Χειμερινό Εξ. '09, Χειμερινό Εξ. '10.
 - ο “Ψηφιακή Επεξεργασία Εικόνας”, Εαρινό Εξ. '09, Εαρινό Εξ. '10.
 - ο “Τεχνικές Συμπίεσης Ήχου & Βίντεο”, Εαρινό Εξ. '09.
 - ο “Αλγόριθμοι και Συστήματα Πολυμέσων”, Χειμερινό Εξ. '05.

- Ακ. Έτη (’04-’07) Εργαστηριακός Συνεργάτης του Τμήματος Πληροφορικής & Τεχνολογίας Υπολογιστών, Τ.Ε.Ι. Λαμίας.
- ο “Αρχιτεκτονική Υπολογιστών Ι”, Ακ. Έτη 05-06, 06-07, 07-08.
 - ο “Μικροεπεξεργαστές-Μικροελεγκτές”, Ακ. Έτος 04-05.
 - ο “Προγραμματισμός ΙΙ”, Ακ. Έτος 04-05.
- Ακ. Έτη (’05-’06) Βοηθός Διδασκαλίας στο Τμήμα Μηχανικών Η/Υ, Τηλεπικοινωνιών & Δικτύων, Πανεπιστήμιο Θεσσαλίας.
- ο “Αλγόριθμοι και Συστήματα Πολυμέσων”.

Επιβλέψεις Εργασιών

Διδακτορικά

- ο Παναγιώτης Μπελεμέμης (επιβλέπουσα) (2019-τώρα).
- ο Νικόλαος Καλύβας (συνεπιβλέπουσα) (2019-τώρα).
- ο Ναταλία Πανάγου (επιβλέπουσα) (2018-τώρα).
- ο Παναγιώτης Παπαδόπουλος (άτυπη συνεπιβλέπουσα) (2016-τώρα).
- ο Δρ. Αντώνιος Δαδαλιάρης (άτυπη συνεπιβλέπουσα), (2007-12). (Επίκουρος Καθηγητής στο Π.Θ.).

Μεταπτυχιακές Εργασίες

- ο Φώτης Αλεξάκος (επιβλέπουσα), 2018
- ο Γρηγόρης Δημόπουλος (επιβλέπουσα), 2018
- ο Ευσταθία Σουφλήρη (άτυπη συνεπιβλέπουσα), 2018
- ο Παναγιώτης Παπαδόπουλος (άτυπη συνεπιβλέπουσα), 2017
- ο Ευαγγελία Νεραντζάκη (άτυπη συνεπιβλέπουσα), 2017

Δημοσιεύσεις

Διεθνή Περιοδικά (με κρίση)

9. **M. G. Koziri**, P. K. Papadopoulos, N. Tziritas, T. Loukopoulos, S. U. Khan, and A. Y. Zomaya, “Efficient Cloud Provisioning for Video Transcoding: Review, Open Challenges and Future Opportunities,” *IEEE Internet Computing (IC)*, vol. 22(5), pp. 46-55, Sept. 2018.
8. N. Tziritas, **M. Koziri**, A. Bachtsevani, T. Loukopoulos, G. Stamoulis, S. U. Khan, and C.-Z. Xu, “Data Replication and Virtual Machine Migrations to Mitigate Network Overhead in Edge Computing Systems,” *IEEE Trans. Sustainable Computing (TSUSC)*, vol. 2(4), pp. 320-332, Oct.-Dec. 2017.
7. A. N. Dadaliaris, P. Oikonomou, **M. G. Koziri**, E. Nerantzaki, T. Loukopoulos, G. I. Stamoulis, “A Connectivity-Based Legalization Scheme for Standard Cell Placement,”

Circuits and Systems (SciRP CS), vol. 8(8), pp. 191-201, Aug. 2017.

6. **M. G. Koziri**, P. K. Papadopoulos, N. Tziritas, A. N. Dadaliaris, T. Loukopoulos, G. I. Stamoulis, "On Planning the Adoption of New Video Standards in Social Media Networks: A General Framework and its Application to HEVC," *Social Network Analysis and Mining (Springer SNAM)*, vol. 7(1), pp. 1-32, July 2017.
5. A. N. Dadaliaris, P. Oikonomou, **M. G. Koziri**, E. Nerantzaki, Y. Hatzaras, D. Garyfallou, T. Loukopoulos, and G. I. Stamoulis, "Heuristics to Augment the Performance of Tetris Legalization: Making a Fast but Inferior Method Competitive," *J. Low Power Electronics (JOLPE)*, vol. 13(2), pp. 220-230, 2017.
4. P. Oikonomou, **M. G. Koziri**, N. Tziritas, T. Loukopoulos, and C.-Z. Xu, "Scheduling Heuristics for Live Video Transcoding on Cloud Edges," *ZTE Comminations*, vol.15(2), pp. 35-41, 2017.
3. **M.G. Koziri**, T. Loukopoulos, M. Adam, and N. Assimakis, "Speedup of Kalman and Lainiotis Filters for Partitionable Models," *Int. J. of Adv. Comp. Res. (IJACR)*, vol. 6(26), pp. 160-166, 2016.
2. N. Assimakis, M. Adam, **M.G. Koziri**, S. Voliotis, and K. Asimakis, "Optimal Decentralized Kalman Filter and Lainiotis Filter," *Digital Signal Processing, Elsevier*, vol. 23(1), pp. 442-452, 2013.
1. **M.G. Koziri**, D. Zacharis, I. Katsavounidis, and N. Bellas, "Implementation of the AVS Video Decoder on a Heterogeneous Dual-Core SIMD Processor," *IEEE Trans. Consumer Electronics*, vol. 57(2), pp. 673-681, 2011.

Διεθνή Συνέδρια (με κρίση)

36. N. Panagou, **M. Koziri**, P. K. Papadopoulos, P. Oikonomou, N. Tziritas, K. Kolomvatsos, T. Loukopoulos, and S. U. Khan, "Evaluation of Heterogeneous Scheduling Algorithms for Wavefront and Tile Parallelism in Video Coding," *Proc. 2019 Int. Conf. on Internet of Things (ICIOT 2019)*, Springer, San Diego, USA, June 2019, pp. 16-27.
35. P. K. Papadopoulos, N. Panagou, **M. Koziri**, K. Kolomvatsos, T. Loukopoulos, and I. Anagnostopoulos, "Coding Time Prediction in H.264/HEVC Transcoding Using Macroblock Sizes," *Proc. 14th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2019)*, IEEE, Larnaca, Cyprus, June 2019. (to appear)
34. N. Panagou, P. Oikonomou, P. K. Papadopoulos, **M. G. Koziri**, T. Loukopoulos, and D. Iakovidis, "On Predicting Bottlenecks in Wavefront Parallel Video Coding Using Deep Neural Networks," *Proc. 20th Int. Conf. on Engineering Applications of Neural Networks Workshops (EANN 2019 Workshops)*, Springer, Crete, Greece, May 2019, pp. 501-510.

33. N. Panagou, P. K. Papadopoulos, **M. G. Koziri** and T. Loukopoulos, “On Evaluating the Impact of Tile Partitioning in AV1,” Proc. 22nd Panhellenic Conf. on Informatics (PCI 2018), ACM, Athens, Greece, Nov. 2018, pp. 121-126.
32. T. Loukopoulos, N. Tziritas, **M. Koziri**, G.I. Stamoulis and S.U. Khan, “A Pareto-Efficient Algorithm for Data Stream Processing at Network Edges”, Proc. 10th Int. Conf. on Cloud Computing Technology and Science (Cloudcom 2018), IEEE, Nicosia, Cyprus, Dec. 2018, pp. 159-162.
31. N. Tziritas, S. Mustafa, **M. Koziri**, T. Loukopoulos, S.U. Khan, C.-Z. Xu, and A.Y. Zomaya, “Server Consolidation in Cloud Computing”, Proc. 24th Int. Conf. on Parallel and Distributed Systems (ICPADS 2018), IEEE, Singapore, Dec. 2018, pp. 194-203.
30. K. Kolomvatsos, **M. Koziri**, and T. Loukopoulos, “An Intelligent Scheme for the Identification of QoS Violations in Virtualized Environments,” Proc. 30th Int. Conf. on Tools with Artificial Intelligence (ICTAI 2018), IEEE, Volos, Greece, Nov. 2018, pp. 1040-1047.
29. K. Kolomvatsos, P. Oikonomou, **M. Koziri**, and T. Loukopoulos, “A Distributed Data Allocation Scheme for Autonomous Nodes,” Proc. 18th Int. Conf. on Scalable Computing and Communications (SCALCOM 2018), IEEE, Guangzhou, China, Oct. 2018, pp. 1651-1658.
28. P.K. Papadopoulos, **M.G. Koziri**, N. Tziritas, T. Loukopoulos, I. Anagnostopoulos, Petr Šaloun, and D. Andrešić, “On the Evaluation of Coarse Grained Parallelism in AV1 Video Coding,” Proc. 13th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2018), IEEE, Zaragoza, Spain, Sept. 2018, pp. 55-59.
27. P.K. Papadopoulos, **M.G. Koziri**, and T. Loukopoulos, “A Fast Heuristic for Tile Partitioning and Processor Assignment in HEVC,” Proc. ICIP 2018, IEEE, Athens, Greece, Oct. 2018, pp. 4143-4147.
26. **M.G. Koziri**, P.K. Papadopoulos, and T. Loukopoulos, “Combining Tile Parallelism with Slice Partitioning in Video Coding,” Proc. SPIE 10752, Applications of Digital Image Processing XLI, 107520N, San Diego, USA, Sept. 2018.
25. P. Oikonomou, **M.G. Koziri**, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, G.I. Stamoulis, and S.U. Khan, “Scheduling Video Transcoding Jobs in the Cloud,” Proc. GreenCom 2018, IEEE, Vancouver, Canada, Aug. 2018, pp. 442-449.
24. T. Loukopoulos, N. Tziritas, **M. Koziri**, G. I. Stamoulis, S.U. Khan, C.-Z. Xu, and A.Y. Zomaya, “Data Stream Processing at Network Edges,” Proc. 8th IEEE Workshop on Parallel/Distributed Computing and Optimization (PDCO 2018-IPDPS workshops), IEEE, Vancouver, Canada, May 2018, pp. 657-665.
23. T. Loukopoulos, **M.G. Koziri**, K. Kolomvatsos, and P. Oikonomou, “On Green Scheduling for Desktop Grids,” Proc. 6th World Conf. on Information Systems and Technologies (WorldCIST), Springer, Naples, Italy, March 2018, pp. 330-340.

22. P.K. Papadopoulos, N.C. Zygouris, **M.G. Koziri**, T. Loukopoulos, and G.I. Stamoulis, "Mobivoke: A Mobile System Architecture to Support Off School Collaborative Learning Process," Proc. 11th Int. Conf. on Interactive Mobile Communication, Technologies and Learning (IMCL 2017), Springer, Thessaloniki, Greece, Nov. 2017, pp. 587-592.
21. D. Skoumpourdis, P. K. Papadopoulos, **M. G. Koziri**, N. Tziritas, T. Loukopoulos, and I. Anagnostopoulos, "On Improving the Speedup of Slice and Tile Level Parallelism in HEVC Using AVX2," Proc. 21st Panhellenic Conf. on Informatics (PCI 2017), ACM, Larisa, Greece, Sept. 2017, pp. 52:1-52:6.
20. **M. Koziri**, P. K. Papadopoulos, N. Tziritas, N. Giachoudis, T. Loukopoulos, S. U. Khan, and G.I. Stamoulis, "Heuristics for Tile Parallelism in HEVC," Proc. 25th European Signal Processing Conf. (EUSIPCO 2017), IEEE, Kos, Greece, Aug. 2017, pp. 1514-1518.
19. P. Oikonomou, **M. G. Koziri**, A.N. Dadaliaris, T. Loukopoulos, and G.I. Stamoulis, "Domocus: Lock-Free Parallel Legalization in Standard Cell Placement," Proc. 6th Int. Conf. on Modern Circuits and Systems Technologies (MOCASST 2017), IEEE, Thessaloniki, Greece, May 2017, pp. 1-4.
18. **M.G. Koziri**, T. Loukopoulos, M. Adam, N. Assimakis, and G. Tzialas, "On the Optimal Processor Assignment for Computing the Steady State Kalman Filter in Parallel and Distributed Systems," Proc. 5th World Conf. on Information Systems and Technologies (WorldCIST), Springer, Madeira, Portugal, April. 2017, vol. 3, pp. 427-437.
17. **M.G. Koziri** and T. Loukopoulos, "Sensor Selection for Resource-Efficiency Query Execution in IoT Environments," Proc. 8th Int. Conf. on Cloud Computing, GRIDs and Virtualization (Cloud Computing 2017), IARIA, Athens, Greece, Feb. 2017, pp. 49.
16. **M. G. Koziri**, P. Papadopoulos, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, S.U. Khan, and C.-Z. Xu, "Adaptive Tile Parallelization for Fast Video Encoding in HEVC," Proc. 12th Int. Conf. on Green Computing and Communications (GreenCom 2016), IEEE, Chengdu, China, Dec. 2016, pp. 738-743.
15. A. N. Dadaliaris, E. Nerantzaki, **M.G. Koziri**, P. Oikonomou, T. Loukopoulos, and G.I. Stamoulis, "Performance Evaluation of Tetris-based Legalization Heuristics," Proc. 20th Panhellenic Conf. on Informatics (PCI 2016), ACM, Patras, Greece, Nov. 2016, no. 60.
14. P. Papadopoulos, **M. G. Koziri**, N. Tziritas, T. Loukopoulos, I. Anagnostopoulos, and G.I. Stamoulis, "Performance Evaluation of Batch Encodings in HEVC Using Slice Level Parallelism," Proc. 20th Panhellenic Conf. on Informatics (PCI 2016), ACM, Patras, Greece, Nov. 2016, no. 70.
13. **M.G. Koziri**, P. Papadopoulos, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, and G.I. Stamoulis, "A Framework for Scheduling the Encoding of Multiple Smart User Videos," Proc. 11th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2016), IEEE, Thessaloniki, Greece, Oct. 2016, pp. 29-34.

12. **M.G. Koziri**, P. Papadopoulos, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, and S.U. Khan, "Slice-Based Parallelization in HEVC Encoding: Realizing the Potential Through Efficient Load Balancing," Proc. 18th Int. Workshop on Multimedia Signal Processing (MMSP 2016), IEEE, Montreal, Canada, Sept. 2016, pp. 1-6.
11. P. Oikonomou, **M. G. Koziri**, A.N. Dadaliaris, Y. Hatzaras, E. Neratzaki, and G.I. Stamoulis, "Heuristics for Iterative Detailed Standard Cell Placement," Proc. South East European Design Automation, Computer Engineering, Computer Networks and Social Media Conf. (SEEDA-CECNSM 2016), ACM, Kastoria, Greece, Sept. 2016, pp. 19-24.
10. P. Oikonomou, T. Loukopoulos, A.N. Dadaliaris, **M.G. Koziri**, and G.I. Stamoulis, "On Formulating and Tackling Integrated Circuit Placement as a Scheduling Problem," Proc. 19th Panhellenic Conf. on Informatics (PCI 2015), ACM, Athens, Greece, Oct. 2015, pp. 86-91.
9. **M.G. Koziri** and A. Eleftheriadis, "Joint Quantizer Optimization For Scalable Coding," Proc. 17th IEEE Int. Conf. on Image Processing (ICIP 2010), IEEE, Hong Kong, China, Sept. 2010, pp. 1281-1284.
8. **M.G. Koziri**, N. Bellas, I. Katsavounidis, and D. Zacharis, "Implementation of the AVS Video Decoder on a Heterogeneous Dual-Core SIMD Processor," Digest of Technical Papers 2010 IEEE Int. Conf. on Consumer Electronics (ICCE 2010), IEEE, Las Vegas, NV, USA, Jan. 2010, pp.267-268.
7. N. Bellas, I. Katsavounidis, **M.G. Koziri**, and D. Zacharis, "Mapping the AVS Video Decoder on a Heterogeneous Dual-Core SIMD Processor," IEEE Design Automation Conference (DAC 2009), user track paper, San Francisco, CA, USA, July 2009.
6. N. Assimakis, M. Adam, **M.G. Koziri**, and S. Voliotis, "Optimal Distributed Kalman and Lainiotis Filters: Optimal Uniform Distribution of Measurements into Local Processors," Proc. 16th Int. Conf. on Systems, Signals and Image Processing (IWSSIP 2009), IEEE, Chalkida, Greece, June 2009, pp. 1-6.
5. M. Owaida, **M.G. Koziri**, I. Katsavounidis, and G.I. Stamoulis, "A High Performance and Low Power Hardware Architecture for the Transform and Quantization Stages in H.264," Proc. 2009 IEEE Int. Conf. on Multimedia and Expo (ICME 2009), IEEE, New York City, NY, USA, June 2009, pp. 1102-1105.
4. **M.G. Koziri**, A.N. Dadaliaris, G.I. Stamoulis, and I. Katsavounidis, "A Novel Low-Power Motion Estimation Design for H.264," Proc. 18th IEEE Int. Conf. on Application-Specific Systems, Architectures and Processors (ASAP 2007), IEEE, Montreal, Canada, July 2007, pp. 247-252.
3. **M.G. Koziri**, G.I. Stamoulis, and I. Katsavounidis, "Power Reduction in an H.264 Encoder Through Algorithmic and Logic Transformation," Proc. 2006 Int. Symp. on

Low Power Electronics and Design (ISLPED 2006), ACM, Tagernsee, Germany, Oct. 2006, pp. 107-112.

2. **M.G. Koziri**, G.I. Stamoulis, and I. Katsavounidis, “A Low-Power VLSI Architecture for Intra and Inter Prediction in H.264”, Proc. 2nd IEEE Conf. on PhD Research in Microelectronics and Electronics (PRIME 2006), IEEE, Otranto (Lecce), Italy, June 2006, pp. 109-112. (silver leaf award)
1. G.I. Stamoulis, **M.G. Koziri**, I. Katsavounidis, and N. Bellas, “A Low – Power VLSI Architecture for Intra Prediction in H.264”, Proc. 10th Panhellenic Conf. on Informatics (PCI 2005), Springer LNCS, Volos, Greece, Nov. 2005, pp. 633-640.

Κεφάλαια Βιβλίων

2. T. Loukopoulos, **M. Koziri**, N. Panagou, P. Papadopoulos, and D. Iakovidis, Cloud Video Guidance as “Deus ex Machina” for the Visually Impaired, in EAI/Springer Innovations in Communications and Computing: Technological Trends in Improved Mobility of the Visually Impaired, pp. 127-143, 2020, ISBN 978-3-030-16449-2.
1. K. Kolomvatsos, **M.G. Koziri**, and T. Loukopoulos, Chapter 11: A Recommendation System for Allocating Video Resources in Multiple Partitions, Big Data Recommender Systems: Recent Trends and Advances-Volume 2: Application Paradigms, IET, 2019, e-ISBN: 9781785619786.

Ξένες Γλώσσες

Αγγλικά Άριστη Γνώση
Γαλλικά Μέτρια
Ιταλικά Μέτρια

Cambridge Proficiency